

Appendix A

If users attend to mix 5V SIMMs and 3V DIMMs on the system memory at the same time. There is one assembly rule table for the reference. **It is not recommended to mix the 5V and 3V memory for reliability reason. Not all 3V memory are 5V tolerant.**

Mixed SIMMs and DIMMs Memory Configuration:

SIMM Module		DIMM Module	
SIMM1 / SIMM2	SIMM3 / SIMM4	DIMM1	DIMM2
2MB(S) / 2MB(S)	2MB(S) / 2MB(S)	4MB(S)	4MB(S)
4MB(S) / 4MB(S)	4MB(S) / 4MB(S)	8MB(S)	8MB(S)
8MB(S) / 8MB(S)	8MB(S) / 8MB(S)	16MB(S)	16MB(S)
16MB(S) / 16MB(S)	16MB(S) / 16MB(S)	32MB(S)	32MB(S)
32MB(S) / 32MB(S)	32MB(S) / 32MB(S)	64MB(S)	64MB(S)
64MB(S) / 64MB(S)	64MB(S) / 64MB(S)	128MB(S)	128MB(S)
4MB(D) / 4MB(D)	2MB(S) / 2MB(S)	Cannot install	4MB(S)
8MB(D) / 8MB(D)	4MB(S) / 4MB(S)		8MB(S)
16MB(D)/ 6MB(D)	8MB(S) / 8MB(S)		16MB(S)
32MB(D)/32MB(D)	16MB(S) / 16MB(S)		32MB(S)
64MB(D)/64MB(D)	32MB(S) / 32MB(S)		64MB(S)
-----	64MB(S) / 64MB(S)		128MB(S)
2MB(S) / 2MB(S)	4MB(D) / 4MB(D)	4MB(S)	Cannot install
4MB(S) / 4MB(S)	8MB(D) / 8MB(D)	8MB(S)	
8MB(S) / 8MB(S)	16MB(D) /16MB(D)	16MB(S)	
16MB(S) / 16MB(S)	32MB(D)/32MB(D)	32MB(S)	
32MB(S) / 32MB(S)	64MB(D)64MB(D)	64MB(S)	
64MB(S) / 64MB(S)	-----	128MB(S)	
Cannot install	2MB(S) / 2MB(S)	8MB(D)	4MB(S)
	4MB(S) / 4MB(S)	16MB(D)	8MB(S)
	8MB(S) / 8MB(S)	32MB(D)	16MB(S)
	16MB(S) / 16MB(S)	64MB(D)	32MB(S)
	32MB(S) / 32MB(S)	128MB(D)	64MB(S)
	64MB(S) / 64MB(S)	-----	128MB(S)

Continued.....

Appendix A

SIMM Module		DIMM Module	
SIMM1 / SIMM2	SIMM3 / SIMM4	DIMM1	DIMM2
2MB(S) / 2MB(S)	Cannot install	4MB(S)	8MB(D)
4MB(S) / 4MB(S)		8MB(S)	16MB(D)
8MB(S) / 8MB(S)		16MB(S)	32MB(D)
16MB(S) / 16MB(S)		32MB(S)	64MB(D)
32MB(S) / 32MB(S)		64MB(S)	128MB(D)
64MB(S) / 64MB(S)		128MB(S)	----

Appendix A table



P5TX-B only can support memory up to 256MB, even though it is possible to populate the memory more than 256MB.